



Julio Pérez Acle nació en Uruguay en 1964. Obtuvo el título de Ingeniero Electricista de la Facultad de Ingeniería de la Universidad de la República, Montevideo, Uruguay, en Diciembre de 1989. En setiembre de 2005 obtuvo el título de Magister en Ingeniería Eléctrica en la misma Universidad, con la tesis *“Prototipado en FPGAs para inyección de fallas. Aplicación a sistemas distribuidos sobre bus CAN”*, con Matteo Sonza Reorda del Politecnico di Torino, Italia, como director de tesis.

Es docente del Instituto de Ingeniería Eléctrica de la Facultad de Ingeniería, Universidad de la República, desde 1987. Se incorporó al Régimen de Dedicación Total a partir de Setiembre de 2007. Desde Mayo de 2009 es Profesor Agregado. Allí ha dictado cursos de diseño lógico, microprocesadores, FPGAs y lógica programable. Ha participado en varios proyectos financiados por empresas y por fondos concursables.

Ha desarrollado también actividad profesional en las áreas de Telecomunicaciones e integración de Sistemas embebidos, donde ha trabajado en las empresas de telecomunicaciones y de correos estatales, en el área privada en la construcción y test de conmutadores de paquetes y en la Universidad en convenios con empresas estatales y privadas.

Sus principales intereses de investigación en la actualidad incluyen el uso de lógica programable en sistemas embebidos, y en particular en los aspectos relacionados con su tolerancia a fallas.

--- breve cv en inglés

Julio Pérez Acle was born on 1964 in Uruguay. He obtained the Electrical Engineering 6-year degree (Ingeniero Electricista) from the Facultad de Ingeniería of the Universidad de la República, Montevideo, Uruguay, on 1989. On September 2005 he obtained an Electrical Engineering MS degree from the same Universidad, with the thesis *“Prototipado en FPGAs para inyección de fallas. Aplicación a sistemas distribuidos sobre bus CAN”*, with Matteo Sonza Reorda from Politecnico di Torino as thesis advisor.

He is at the Electrical Engineering Department (Instituto de Ingeniería Eléctrica) from the Facultad de Ingeniería, Universidad de la República, since 1987. In 2007 he entered the full time regime (Régimen de Dedicación Total). He is Profesor Agregado since 2009. There, he has taught courses on logical design, microprocessors, FPGA and programmable logic. He has taken part in several projects supported by the local industry and by supporting institutions.

He also has developed professional activity in the telecommunications and embedded integration areas, where he worked at state owned telecommunications companies, at a data switches development private company on the construction and test of packet switches and at the University itself, under several contracts with state owned and private companies.

His present research interests are the use of programmable logic in embedded systems, with emphasis on fault tolerance aspects.