

EL MODELADO ORIENTADO A OBJETO COMO AYUDA EN EL APRENDIZAJE DEL COMPORTAMIENTO DE DISPOSITIVOS ELECTRÓNICOS

J. M. FLORES¹, F. J. VÁZQUEZ², A. MORENO¹

¹Departamento de Electrotecnia y Electrónica. Escuela Politécnica Superior. Universidad de Córdoba. 14071-Córdoba. España.

²Departamento de Informática y Análisis Numérico. Escuela Politécnica Superior. Universidad de Córdoba. 14071-Córdoba. España.

El modelado orientado a objeto se presenta como una alternativa más a los sistemas de modelado y simulación de circuitos electrónicos y, además, como una vía de introducción de una novedosa metodología didáctica enseñanza basada en el descubrimiento y que involucra al alumno/a en todo el proceso de enseñanza–aprendizaje.

1. Introducción

Las personas que ejercemos la docencia en las materias relacionadas con la electrónica estamos adoptando el hábito de emplear de forma profusa las herramientas y entornos de simulación de circuitos electrónicos. Éstos permiten experimentar, con un mínimo de infraestructura, con una gran variedad de configuraciones de circuitos, obtener resultados de gran fiabilidad y efectuar análisis y ensayos más o menos complejos. Entornos tales como PSPICE o ELECTRONIC WORKBENCH ofrecen, además, completas librerías de modelos de componentes facilitadas, incluso, por los propios fabricantes.

No acaban aquí las posibilidades. Otros entornos ofrecen conjuntamente herramientas de modelado y simulación. Éstos son los entornos de modelado y simulación de sistemas continuos, de entre los que cabe destacar MATLAB y SIMULINK. El problema se plantea cuando tratamos de modelar y simular sistemas electrónicos, de comportamiento fundamentalmente discreto, con una herramienta orientada a comportamiento continuo. Para salvar este escollo las empresas canadienses Hydro–Québec y TEQSIM International desarrollaron el *Power System Blockset* para SIMULINK en el año 1998. En ésta se ofrecen modelos de algunas máquinas eléctricas y diversos dispositivos electrónicos de potencia.

Ambas posibilidades de simulación y modelado de sistemas son muy atractivas para el alumnado ya que les permite practicar por sus propios medios o fuera de la jornada lectiva, lo que favorece el proceso de autoaprendizaje y refuerza los conceptos asimilados.

2. Enseñanza del comportamiento de los dispositivos electrónicos

La asimilación del comportamiento de los dispositivos electrónicos plantea serias dificultades al alumnado de primer curso. En primer lugar se les plantea éste desde el punto de vista físico, como desplazamiento de portadores por un cristal y a través de uniones PN. En segundo lugar se traduce el dispositivo a sus modelos eléctricos a fin de estudiar su comportamiento como elemento de circuito.

Tomemos por caso el dispositivo electrónico de construcción más simple: el diodo de unión. En su modelo de comportamiento más simplificado actúa como un interruptor ideal controlado por la polaridad de la tensión entre ánodo y cátodo y por el sentido de la corriente que lo atraviesa [1]. Desde este modelo, pasando por el de pequeña o gran señal, al modelo de fuente de corriente empleado por PSPICE [2] ofrecen una variedad de conductas que, bien entendidas, facilitan la asimilación del comportamiento real del dispositivo.

Pero, ¿podemos plasmar esta evolución del modelo empleando los entornos y herramientas de modelado citadas anteriormente?

La respuesta, al igual que las posibilidades de modelado y simulación vistas, es doble y distinta:

- Los entornos específicos sólo permiten modificar determinados parámetros del modelo, quedando el código inaccesible al modelador. No nos son útiles para nuestros propósitos.
- Los entornos enfocados a sistemas continuos permiten la definición del modelo, pero portan el lastre de la asignación de causalidad que lleva asociada la sintaxis de programación. La causalidad se plasma en el hecho de necesitar dos expresiones distintas según queramos determinar la corriente que atraviesa el dispositivo en función de la tensión aplicada o el valor de la tensión en bornes cuando el dispositivo es atravesado por determinada corriente. Es decir, el número de ecuaciones crece exponencialmente conforme aumentamos linealmente la complejidad de nuestro experimento. No se adaptan a nuestros fines.

¿Deberemos resignarnos a la disociación entre la impartición teórica de conceptos y su puesta en práctica mediante experimentos de laboratorio o de simulación?

3. Una tercera vía

En el año 1978, el sueco Hilding Elmqvist planteó, como parte de su tesis doctoral en Física, las bases del modelado orientado a objeto. Esta filosofía y metodología de modelado, evolucionada de la programación orientada a objeto, presenta las siguientes características [3]:

- Acausalidad. Resuelve en primer lugar el problema de la asignación de causalidad incorporando el tratamiento simbólico de las ecuaciones, lo que permite confeccionar modelos genéricos en base a declaraciones no a asignaciones.
- Encapsulado del conocimiento. El modelo mantiene la interfaz externa, independientemente de la complejidad interna del mismo. Cada modelo de componente se resuelve en sí mismo
- Conexión topológica por/a una red. Es esta interfaz la que se relaciona con las de otros objetos a fin de conformar las ecuaciones de los nodos que establecen la relación de variables entre los componentes.

- Reutilización constante de los modelos por medio de la herencia, características de componentes padre que pasan a componentes hijo, o por agregación simple o múltiple en estructuras jerárquicas.

Estas características se traducen en modelos totalmente funcionales, independientemente de la complejidad de su estructura interna, listos para experimentar y obtener resultados de simulación.

El paradigma del modelado orientado a objeto y la incorporación del alumno/a al proceso de definición y confección de modelos de los componentes electrónicos a estudiar encaja perfectamente en el nuevo método didáctico basado en el descubrimiento. El alumno o la alumna aprende por el procedimiento de ensayo y error, y este procedimiento:

- favorece el autoaprendizaje,
- motiva la participación activa del alumno/a,
- facilita la asimilación de conocimientos,
- predispone al *feed-back*.

4. Evolución del modelo de un diodo de unión

En función del grado de interés o la predisposición del alumnado al aprendizaje del lenguaje de modelado, podremos ahondar, en mayor o menor medida, en su conocimiento y estudio. Como elemento básico del proceso de definición y confección de los modelos que el alumno/a debería llevar a cabo es la codificación del cuerpo del modelo del componente, desde su implementación más básica a la más compleja, incorporando a cada paso nuevos elementos que completen el código y, por tanto, el comportamiento del modelo.

El docente podrá tutelar el proceso estableciendo la definición genérica de las variables involucradas en los puertos de conexión de los objetos, variables de flujo y de esfuerzo (corriente y tensión respectivamente) y las relaciones entre éstas en la declaración del tipo abstracto de componente eléctrico de dos terminales (corriente entrante – i – y saliente y diferencia de potencial – v –).

De menos a más el cuerpo del modelo podría evolucionar de la forma siguiente. En la Figura 1 el caso más simple [4].

Estamentos	si ($v > 0$ y $i \geq 0$) $\Rightarrow v = 0$
Continuos	si ($v < 0$ o $i < 0$) $\Rightarrow i = 0$

Figura 1: *El diodo como interruptor ideal*

El diodo como modelo de señal [4] precisa la declaración de un nivel inferior de herencia: el interruptor, en la Figura 2.

estamentos	si (no abierto) $\Rightarrow 0 = v - V_{\text{cerrado}} - R_{\text{cerrado}} * i$
continuos	si (abierto) $\Rightarrow 0 = v - R_{\text{abierto}} * i$

Figura 2: *Modelo del interruptor*

La asignación de valor a la variable lógica ‘abierto’ es el cuerpo del modelo de diodo, Figura 3. Podemos añadir retardos para incorporar los tiempos de recuperación [4].

Estamentos	cuando $(v > V_d \text{ y } i \geq 0) \Rightarrow \text{abierto} \leftarrow \text{FALSO}$ retardo t_{rf}
Discretos	cuando $(v < V_d \text{ o } i < 0) \Rightarrow \text{abierto} \leftarrow \text{VERDADERO}$ retardo t_{rr}

Figura 3: El modelo de señal, con retardos, del diodo

La diferencia entre modelos de pequeña y gran señal estriba en la asignación inicial de valor a los parámetros V_{cerrado} , R_{cerrado} y R_{abierto} , teniendo como restricción el no adjudicar valores nulos a las resistencias para evitar la división por cero.

El modelo completo, Figura 4, basado en el empleado por PSPICE no tiene comportamiento discreto [1, 2, 3].

estamentos	$v_{PN} = v - R_S * i$
continuos	$i_D = i_S * (\exp(v / (\eta * V_T)) - 1)$
	$C_T = \tau * v * \exp(v / (\eta * V_T)) / (\eta * V_T)$
	si $(v < f_{CAP} * V_J) \Rightarrow C_D = C_{J0} / (1 - (v / V_J))^m$
	resto $\Rightarrow C_D = C_{J0} * (1 - f_{CAP} * (1 + m) + m * v / V_J) / (1 - f_{CAP})^{m+1}$
	$v_{PN}' = (i - i_D) / (C_T + C_D)$

Figura 4: Modelo completo del diodo

5. Conclusiones

El empleo de cualquiera de los entornos de modelado orientado a objeto (EcosimPro, en nuestro caso) en la enseñanza del comportamiento de los componentes electrónicos supone la adopción de una innovadora metodología didáctica que, lejos de aparcarse los conceptos físicos, involucra al alumno/a en la asimilación de los mismos. Este proceso de aprendizaje potencia la participación del alumnado y lo motiva al conseguir éxitos parciales con los resultados de la simulación de los modelos confeccionados por ellos mismos. Un ejemplo completo para una librería eléctrica [4] puede encontrarse en la página <http://www.nautilo.org/buscasp/respublica.asp>.

Referencias

- [1] F.E. Cellier. *Continuous system modeling*. Springer-Verlag (1991).
- [2] G. González Díaz. *Modelos de dispositivos activos PSICE*. Dpto. de Física Aplicada III, Universidad Complutense de Madrid (1995).
- [3] Empresarios Agrupados International. *Manuales de EcosimPro v3.1*. <http://www.ecosimpro.com/download/manuals/htm> (2000).
- [4] J. M. Flores Arias. *Modelado orientado a objeto de sistemas físicos eléctricos y electrónicos*. Escuela Politécnica Superior, UCO (2001).

EXPERIENCIA DOCENTE CON LOS ANTEPROYECTOS EN LA ESCUELA UNIVERSITARIA POLITÉCNICA

J.A. JIMÉNEZ y S. LEÓN.

Departamento de Ingeniería Electrónica y Automática. Escuela Universitaria Politécnica. Universidad de Las Palmas de Gran Canaria. 35017 Tafira. España.

El Anteproyecto es actualmente un trabajo definido como integrador y de síntesis de varias asignaturas que ha supuesto un reto innovador para los profesores y para los alumnos. Las consecuencias válidas para la docencia y para el desarrollo personal y profesional de los alumnos, conseguidas a partir de su implantación, son tan satisfactorias que se ha incorporado como asignatura en los nuevos planes de estudios de todas las especialidades industriales de la Escuela Universitaria Politécnica.

1. Introducción

Los profesores de la especialidad Eléctrica, Sección Electrónica Industrial, desde hace varios años, estamos realizando, dentro de las asignaturas de cuarto curso, unos trabajos denominados ANTEPROYECTOS.

Durante estos cursos se ha detectado cómo los alumnos, después de realizar estos trabajos, adquieren un nivel muy superior, técnico y práctico, al que se consigue realizando las prácticas convencionales de las asignaturas. Visto el éxito que se obtiene con este tipo de trabajo, en los nuevos planes de estudios de todas las especialidades industriales de la Escuela Universitaria Politécnica se ha incorporado una nueva asignatura llamada Anteproyecto.

2. Definición

El Anteproyecto es un ejercicio integrador y de síntesis que consiste en elaborar soluciones a problemas técnicos o en desarrollar ingeniería para una aplicación concreta. Su objetivo es que el alumno integre en un solo trabajo los conocimientos adquiridos en las asignaturas, además de aprender a sintetizar los conceptos aprendidos y saber aplicarlos y desarrollarlos de forma idónea para cada caso.

Al comenzar el curso se proponen diferentes títulos de trabajos para que el alumno seleccione el que desee y comience a buscar información. Una vez seleccionado el título, se presentará una breve memoria de un máximo de dos páginas indicando cuáles van a ser sus líneas de trabajo, sus objetivos y aspectos más concretos del desarrollo. Estas memorias son supervisadas por el grupo de profesores y basándose en ellas, se